

天津泰达山河科技有限公司招聘岗位汇总表

序	岗位名称	岗位人数	岗位职责	任职资格				
				年龄	专业	学历/学位	工作经验	其他条件
1	质量与可靠部部长	1人	1、根据公司年度经营目标,制定质量战略规划与年度质量KPI(涵盖来料合格率、过程CPK达标率、出货良率、客诉PPM等),每季度向管理层汇报质量绩效达成情况及质量成本(COQ)分析报告; 2、从零搭建ISO 9001质量管理体系(14001/45001等),组织编写质量手册、程序文件及作业指导书,确保按期通过第三方认证审核并取得证书; 3、负责审批《合格供应商名录(AVL)》,主导核心材料(硅片、光刻胶、气体、靶材等)供应商的质量体系准入评审,对来料异常进行管控; 4、制定产线的SPC控制规则(含判异准则、停线界限、报警频次),确保系统具备自动停线防错能力 5、负责评估及审批工程变更(ECN)风险管理流程,确保工程变更无生产事故 6、负责质量控制计划(QCP)的修订;主导FMEA的年度更新与维护,确保风险预防措施前置到产品/工艺导入阶段; 7、负责对接客户审厂、自评表填写及整改回复;撰写重大客诉的8D报告,确保纠正措施有效落地 8、组织管理评审会议,向最高管理层汇报体系运行状况,质量目标达成情况及资源配置需求,推动体系持续改进; 9、策划年度内部审核方案(含过程审核、产品审核),监督不符合项100%按期整改闭环; 10、负责不合格品评审,对全流程(来料、在制品、成品)不合格品进行判断(报废/返工/特采),并追踪处置结果闭环 11、负责本组织内岗位设置、人员管理与后备梯队培养,制度建设、年度组织目标设定并推进目标达成等团队管理工作 12、及时完成上级领导交办的其他未尽事宜	40岁以下(条件优秀者可放宽)	微电子、半导体物理、材料科学、化学工程或相关理工科专业	全日制本科及以上学历	1.8年以上工作经验,其中至少5年在半导体芯片制造、先进封装、面板等领域,至少3年质量管理团队负责人经验; 2.有完整主导过质量体系如ISO 9001等认证的全过程经历。	1.决断力:在数据不全或排产压力下,能做出正确的放行/停线决策; 2.沟通力:能向上管理(向副总/总经理汇报),能对外应对欧美客户审厂; 3.系统思维:能从零搭建体系,灵活调配资源,满足需求为优先 4.精通质量工具:SPC、FMEA、MSA、APQP、PPAP、8D、QC七大手法; 5.熟悉ISO 9001、ISO 14001、ISO 45001标准,了解ATF 16949及VDA 6.3基本要求; 7.具备英文读写能力。
2	质量体系管理	1人	1、搭建四级文件架构,组织各部门编写/修订文件,统一格式、编号、版本控制,确保文件体系在认证审核前完整受控 2、全面负责所有受控文件的发放、回收、作废、销毁及外来文件(客户规范、行业标准)的归档;确保现场仅存有效版本,审核现场“零作废文件”; 3、编制年度内部审核方案(含体系审核/过程审核/产品审核),编写内审检查表,追踪不符合项整改关闭 4、建立量测设备(膜厚仪、CD-SEM、缺陷扫描等)台账,制定外部校准计划并预警,确保校准证书在有效期内;审核校准报告并归档; 5、协助上级填写客户发来的质量体系自评表(如质量体系成熟度、湿度/温控规范等),收集各部门对应证据并归档,形成客户专属应答库,提升后续应答效率; 6、建立CAR/CAPA台账(含内审不符合、客户投诉纠正措施、过程异常纠正措施),追踪整改责任人进度,确保所有问题按期闭环 7、持续跟踪并归档行业标准(SEMI、IPC等)、限用物质HSF、客户特殊要求,确保体系始终符合最新合规要求	40岁以下	微电子、半导体物理、材料科学、化学工程或相关理工科专业	本科及以上学历	1.5年以上制造业质量管理体系相关工作经验,其中至少完整参与过1次ISO 9001认证全过程。 2.有ISO 14001/45001参与经验者优先。	1.精通ISO 9001标准条款,熟悉标准条款与组织过程的映射关系,能独立编写质量手册、程序文件; 2.了解内审全流程,能独立编写内审检查表 3.熟悉文件控制要求,具备体系文件“从零搭建”的经验; 4.了解IATF 16949五大工具的基础框架的优先 5.有高度耐心,工作细心、责任感强。
3	材料质量管理	1人	1、根据公司质量部计划,制定并实施材料质量控制计划 2、建立有效的材料质量检验流程及操作规范 3、记录、调查、评估材料质量异常的信息,提出改进建议,并跟踪落实结果; 4、维护AVL名录,收集供应商资质(ISO/COA/MSDS),对来料异常发起8D追踪; 5、负责对管销产品的质量问题分析确认,对供应商来料质量问题跟踪落实闭环 6、负责对重点供应商进行质量稽核,通过数据量化质量标准对供应商进行绩效评价 7、负责新物料认证工作负责确认和处理检验过程出现的不合格品,组织对不合格品进行审核 8、定期进行质量数据统计、分析,识别质量风险,提出和推进改善行动 9、及时完成上级领导交办的其他未尽事宜	40岁以下	微电子、半导体物理、材料科学、化学工程或相关理工科专业	全日制本科及以上学历	1.3年以上制造业SQE经验; 2.有半导体、光电、面板行业经验者优先	1.了解光学玻璃片、光刻胶、特种气体、靶材等材料的基本规格及检验方法的优先; 2.能看懂各类化学品MSDS; 3.熟悉8D问题解决流程; 4.能适应出差,能跟供应商据理力争,不怯场; 5.有较强的风险意识,对来料不合格或漏检会导致整批产品报废有深刻认知; 6.具备英文读写能力。
4	光刻工艺专家	1人	1、根据研发设计工程师和工艺整合工程师的需求,开发新的12吋光刻工艺; 2、测试新型光刻胶,抗反射涂层的匹配性; 3、设计DOE实验,确定最佳工艺窗口; 4、维护光刻量产工艺的稳定性,及时识别工艺漂移,解决光刻工艺相关异常,制定改进措施,执行根本原因分析,协助质量部门完成8D报告; 5、编写和更新12吋DUV光刻工艺操作规范、FMEA文件; 6、与设备工程师共同优化2寸光刻机性能,参与新光刻机的安装、调试和验收; 7、检查掩模版(Reticle)的缺陷和尺寸精度,确保OPC修正后的掩模版符合设计要求 8、反馈光刻工艺限制(如最小线宽、套刻精度),支持DFM(可制造性设计); 9、确保光刻图形与后续工艺(如蚀选选择比、薄膜应力)的兼容性; 10、制定关键尺寸(CD-SEM)、套刻精度(OVL)的检测方案 11、配合产品工程部,良率提升部等推进良率提升,满足客户需求; 12、配合成本管控部门,推进成本管控项目,降低生产成本; 13、协助工程部长推进本区域内工作与人员管理符合信息和生产安全、环境与健康安全、质量体系 and 法律法规等的要求 14、协助工程部长推进本区域内人员管理与培训,年度目标达成等工作 15、及时完成上级领导交办的其他未尽事宜	40岁以下(条件优秀者可放宽)	材料、物理、化学、光学、微电子、纳米技术等理工科相关专业	全日制本科及以上学历	1.8年以上芯片制造光刻工艺工作经验 2.FAB或设备商工艺工作经验优先 3.熟悉TEL Track,ASML or 尼康光刻机。	1.熟悉半导体生产工艺流程,半导体设备原理; 2.善于思考,表达清楚,有较强的逻辑分析能力 3.善于实验设计、数据分析和报告撰写,执行力强; 4.擅长沟通并有较强的抗压能力 5.有较强的学习能力和适应能力 6.具有项目管理经验; 7.具有较强的品质意识 8.具备良好的英文读写能力

天津泰达山河科技有限公司招聘岗位汇总表

序	岗位名称	岗位人数	岗位职责	任职资格				
				年龄	专业	学历/学位	工作经验	其他条件
5	刻蚀工艺专家	1人	1、根据研发设计工程师和工艺整合工程师的需求 开发新的12吋刻蚀工艺; 2、设计DOE实验, 确定最佳工艺窗口; 3、维护12寸干法刻蚀量产工艺的稳定性, 及时识别工艺漂移, 解决刻蚀工艺相关异常, 制定改进措施, 执行根本原因分析, 协助质量部门完成8D报告; 4、编写和更新12寸干法刻蚀工艺操作规范, FMEA文件及作业指导书等本区域相关文件 5、与光刻工艺工程师协同解决光刻刻蚀匹配问题; 6、优化12寸干法刻蚀机性能, 参与新刻蚀机的安装、调试和验收; 7、评估不同材料组合的刻蚀特性, 测试新型掩膜的刻蚀兼容性 8、制定关键尺寸 (CD-SEM)、刻蚀深度、侧壁角度的检测方案 9、配合产品工程部, 良率提升部等推进良率提升, 满足客户需求; 10、配合成本管控部门, 推进成本管控项目, 降低生产成本; 11、协助工程部长推进本区域内工作与人员管理符合信息和生产安全 环境与健康安全, 质量体系 and 法律法规等的要求 12、协助工程部长推进本区域内人员管理与培训 年度目标达成等工作 13、及时完成上级领导交办的其他未尽事宜	40岁以下 (条件优秀者可放宽)	材料、物理、化学、光学、微电子、纳米技术等理工科相关专业	全日制本科及以上学历	1.5年以上芯片制造Etch工艺工作经验; 2.FAB或设备商工艺工作经验优先 3.熟悉主流12寸干法刻蚀设备。	1.熟悉半导体生产工艺流程, 半导体设备原理; 2.善于思考, 表达清楚, 有较强的逻辑分析能力 3.善于实验设计、数据分析和报告撰写, 执行力强; 4.擅长沟通并有较强的抗压能力 5.有较强的学习能力和适应能力 6.具有项目管理经验; 7.具有较强的品质意识 8.具备具备良好的英文读写能力
6	PVD工艺专家	1人	1、根据研发设计工程师和工艺整合工程师的需求 开发12吋PVD薄膜沉积工艺, 优化薄膜工艺配方, 实现高折射率低消光系数的光学介质薄膜和均匀性良好的金属薄膜 2、设计DOE实验, 确定最佳工艺窗口; 3、维护12寸设备量产工艺的稳定性, 及时识别工艺漂移, 解决薄膜沉积工艺相关异常, 制定改进措施, 执行根本原因分析, 协助质量部门完成8D报告; 4、编写和更新12寸薄膜沉积工艺及设备维护操作规范 FMEA文件及作业指导书等本区域相关文件 5、优化12寸薄膜沉积设备的性能, 参与新工艺, 新材料的引进, 新设备的安装、调试和验收; 6、配合产品工程部, 良率提升部等推进良率提升, 满足客户需求; 7、配合成本管控部门, 推进成本管控项目, 降低生产成本; 8、协助工程部长推进本区域内工作与人员管理符合信息和生产安全 环境与健康安全, 质量体系 and 法律法规等的要求 9、协助工程部长推进本区域内人员管理与培训 年度目标达成等工作 10、及时完成上级领导交办的其他未尽事宜	40岁以下 (条件优秀者可放宽)	材料、物理、化学、光学、微电子、纳米技术等理工科相关专业	全日制本科及以上学历	1.5年以上光学镀膜工作经验; 2.熟悉各种镀膜后测量检测设备的使用 3.熟练使用光学薄膜设计软件	1.熟悉光学镀膜工艺流程, 磁控溅射设备原理; 2.善于思考, 表达清楚, 有较强的逻辑分析能力; 3.善于实验设计、数据分析和报告撰写, 执行力强; 4.擅长沟通并有较强的抗压能力 5.有较强的学习能力和适应能力 6.具有项目管理经验; 7.具有较强的品质意识 8.具备具备良好的英文读写能力
7	企业信息化工程师	1人	1、负责ERP系统 (SAP/Oracle/用友/金蝶等) 日常运维、模块管控, 覆盖财务、人事、供应链、库存、采购、销售、生产、成本等核心业务模块; 2、处理ERP日常单据异常, 数据纠错、台账核对、结账问题、权限分配、参数配置; 3、对接财务、人事、生产部门、研发设计等业务部门, 收集需求, 完成ERP单据、报表、业务流程优化, 输出标准化解决方案 4、负责企业OA系统 (泛微/致远/飞书/企业微信等) 日常运维、巡检、故障处理, 保障审批流、公文、人事流程、行政流程、项目流程稳定运行; 5、负责ERP和OA系统版本升级, 补丁更新、数据备份、日志审计、异常预警处理; 6、参与公司数字化升级, 系统迭代、流程再造、功能上线等项目实施工作 7、负责员工系统操作培训, 操作手册编写, 常见问题知识库沉淀 8、及时完成上级领导交办的其他未尽事宜	40岁以下 (条件优秀者可放宽)	计算机科学与技术、信息管理、网络工程、软件工程等相关专业。	本科及以上学历	1.8年以上IT工作经验; 2.熟悉半导体行业, 5年以上企业信息化经验, 有企业信息化0-1搭建经验, 参与过晶圆厂筹建优先考虑 3.熟悉研产销一体企业核心信息系统(SAP,Oracle用友、金蝶等) 的架构与技术栈, 具备系统集成、接口开发与数据互通方案设计能力 4.熟练掌握主流OA平台: 泛微/致远优先, 熟悉表单、流程、权限、门户、报表配置与优化	1.善于思考, 表达清楚, 有较强的逻辑分析能力 2.动手能力强, 执行能力强; 3.擅长沟通并有较强的抗压能力 4.有较强的学习能力和适应能力 5.具有较强的品质意识